

(K15) General Coverage RX部製作要領 R5 セラフィルタ用

梱包部品 ジェネラルカバー受信機 部品R1

Table with columns: シンボル, 仕様, 備考, 使用数, 梱包個数. Contains detailed component list for the receiver assembly, including PIC, IC, Diode, Resistor, Capacitor, and various filters.

<梱包部品>

①左表梱包部品のみKITに含まれます。その他の部品は、別途準備ください。基板は、メイン(局発部& RX部100x100mm)と6桁周波数表示用(25x88mm)の2枚で 部品表は、局発部、周波数表示部、RX部と分かれています。同一部品は、一番上の局発部に数量をまとめています。

②コイルデータ

10KコイルT\_VXOは、TC9256Pクロックの8MHzVXO用で 素人作業ですが、48t巻き直し済みです。「VXO 48t」のラベルを貼っています。

10K刻印3365は、VCO\_A用コイルです。刻印928G(または922L,817L)は、VCO\_B、C用コイルです。それぞれパターン図横の図のように 巻き直します。

RX部の T10,T11,T12(K3766)は、既存品をそのままです。T13(A535), T15,(7L-030B), T16(13085 1次30t追加済)も T14, T17(13085) もそのまま使います。

③2SK246/K30Aは2本ありますが、2SK246朱記0.36~0.39のものをQ4として、それ以外の2SK30AをQ8として使います。

④ 電解コンデンサ220uF/25V, 100uF/25V(1個)、抵抗51Ωは、TM1637で発生するダイナミックドライブのノイズ(500Hz位か)のデカップリング用で 基板外に付けます。これがないと B+12Vラインを通じて SPからノイズ音が聞こえます。

⑤TC9256Pは、長期保管品により、端子の被覆発錆があります。ヤスリ、カッターで軽く錆を落とし、フラックス塗布したほうがよい。

⑥BB910は、レジンモルトが弱いので、あまり力を加えないこと。極端にリードを短くして半田付けしないこと。

<部品取り付けは>

メイン基板100x100mmは、部品密度が高く、隣接部品とのパターンの間隔が狭いので、余剰の半田を乗せすぎると、隣接部がブリッジしてしまいます。ブリッジしていないことを確認しながら半田付けを進めてください。

また基板は、局発部と RX部に半分で分かれています。最初に局発部を組み立て・調整し、次にRX部の部品を取り付けるのがよいでしょう。

局発部の調整に、TM1637 LED6桁周波数表示器を使いますので、これも組み立てておきます。TM1637基板を脱着できるように、4Pinヘッダ、フレーム接続とします。(TM1637を接続しないと、PICプログラムが渋滞して、TC9256P等がWakeUpしないので、PLL等の調整ができません。)

① AD9833は、非常に小さくて 3mm角に 0.5mm幅10ピンの端子があります。一番最初に半田付けします。基板を水平に置けるうちに取り付けるので、作業が楽になります。

②VCO用10KコイルT.A, T.B, T.Cは、調整のため、取り外すことがあるかもしれません。ケース接地舌は、最終調整が終わるまで、半田付けしないでおきます。

Table with columns: シンボル, 仕様, 備考, 使用数, 梱包個数. Continuation of the component list, including various resistors, capacitors, and filters.

**<部品の取り付け> とく部分的調整> 局発部**

1) DDS\_AD9833の動作  
78L05, PIC16F819周辺と、AD9833周辺、TM1637基板が そろえば、AD9833の動作を確認できます。 Stepボタンを押し続けながら、電源投入すると、AD9833は、SGとして起動します。 起動周波数3.0MHzでロータリーエンコーダで周波数を 0~4MHzまで変えることができます。 ジェネカ受信機でその動作(信号)を確認しておきます。

2) VCO\_A, VCO\_B, VCO\_C の周波数設定  
3つのVCO周辺回路と 2SK192A(OptionAmp)の部品取り付けが済むと、発振周波数の確認ができます。 PIC16F819は、抜き取り、Q10 TC9256P Q9 2SC1815コレクタの2Pinヘッダの1kΩを外し、動作させるVCOに合わせて、仮配線でTC9256PのPin6~Pin8をGNDに落とすと、該当VCOが発振します。

周波数カウンターを 2SK192Aアンプ 出口に接続し、各VCOのコイルを調整します。

VCO\_A; バリキャップ電圧1.5Vで 45.6MHz~電圧8Vで 54MHz以上。  
VCO\_B; バリキャップ電圧1.5Vで 53.6MHz~電圧8Vで 64MHz以上。  
VCO\_C; バリキャップ電圧1.5Vで 64.0MHz~電圧8Vで 78MHz以上。  
を調整/確認します。 終わったら仮配線は、外します。

3) Q8 TC9256P周辺調整  
TM1637基板、PIC16F819を接続し、電源投入します。 TC9256P Pin3(TP\_220pF)に、RF電圧計を接続し、VXO8MHzに同調するように、T1のコアを調整します。

4) Q7\_2SC1815 8MHz VXO調整  
Q5 2SC1815コレクタの 1kΩを外しバリキャップ制御電圧0~9Vを加えて、VXO可変幅が、7.999kHz(0V)~ 7.996.2kHz(9V) をカバーするように、T\_VXOのコアを調整します。

5) Q10 TC9256P のLPF調整  
Q8 2SK246ソース抵抗、VR1kΩは、ロックしたVCO信号のピークが、澄んだ音色となるように 調整します。  
VCO発振周波数帯を聞ける受信機がない場合は、例えば144.1MHz受信機で VCO=48.03MHz(受信周波数:2.875MHz)の信号の3倍高調波を聞いてみます。  
もうひとつのTC9256PのQ4、Q5の VR1kΩは、ほぼ1kが(左回しきり)が最適になると思います。(Q4 2SK246に、朱記0.36~0.39のものを使用した場合)

**<部品の取り付け> とく部分的調整> RX部**

6) LM386アンプ ;キットに含まれていませんが、実際の受信音を確認するときに必要なので、別途準備ください。

7) 第2中間周波 455kHz 関係  
T15以降の セラミックフィルター、Q24\_2SK192A, Q26\_2N2222, Q27\_NE602, Q28\_2N7000, Q28\_2SC1815関係周辺部品を取り付けます。

8) T15, T16, T17, T18の調整。  
本マニュアルP.3のように、DDS出力を T15トップに疎で結合し、AGC電圧(Q25 ダイオードの検波電圧)を テスターで監視しながら、T15, T16-T17,コアの同調調整をします。T15(7L-030B)は、コアが破損しやすいので、無理に回さないでください。

PIC16F819を差込み、TM1637基板を接続し、Stepボタンを押し続けながら電源投入すると、AD9833は、SGとして起動します。  
ロータリーエンコーダで 周波数を 455kHzにします。T15,T17,コア調整。 その後SSB-AF音を聞きながら、セラロック発振周波数が455kHzにほぼセロインしていることを確認しておきます。

9) セラミックフィルターの特性把握。  
本マニュアルP.3のように、DDS出力周波数を変化させると、セラミックフィルターLT455HU(+/-3kHz)の特性の確認ができます。(試作機では、帯域+/-3.5kHzでした)

10) RX部残りの部品を取り付けます。  
11) XF 45.158MHzの調整  
SGがあれば、SG出力=-20dBmで。  
Q21 NE602の Pin1を10kΩ経由で接地(DBMバランスくずし)し、Pin6へ 0.1uF経由で 45.158MHzを入力します(回路図で Lo入力と表示)。

そして、Q25 AGC電圧を見ながら、T10, T11, の同調を取ります。 X'tal 45.625MHzは、T13を調整して、[45.158+0.455=45.613MHz]に合わせます。  
世羅多の中心周波数が、異なる場合は、その分補正してください。

周波数カウンター(FC)を接続する箇所は、T12の2次側です。 これは、X'tal 45.625MHzが発振するように、調整しますが、2次側へ FCを直接接続すると、周波数が変動するので、2SK192A等で バッファ回路を仮組し、疎結合にして接続します。

12) 仮配線を復旧します。 そして基板裏側で、局発部と RX部のLoを接続します。

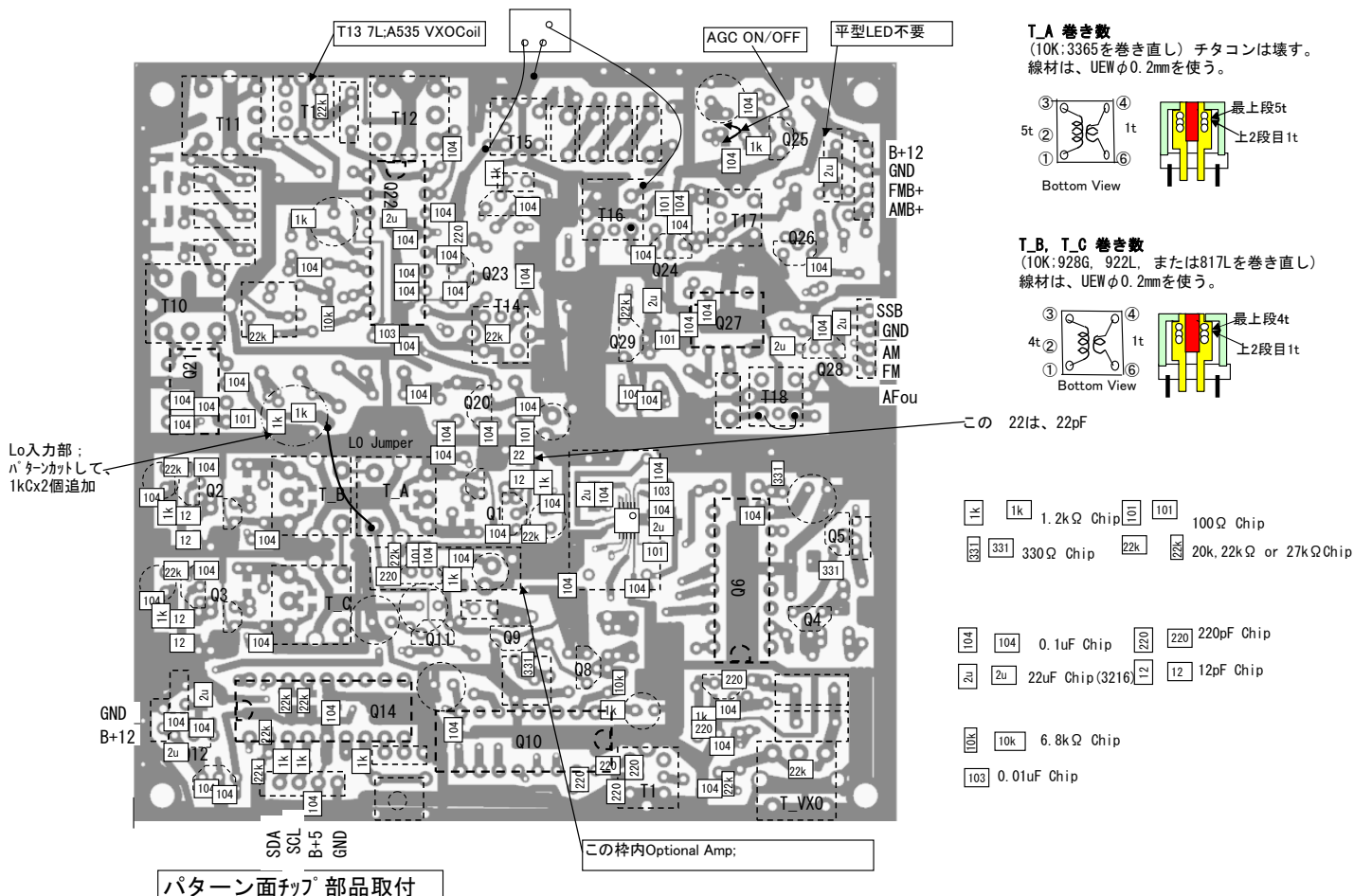
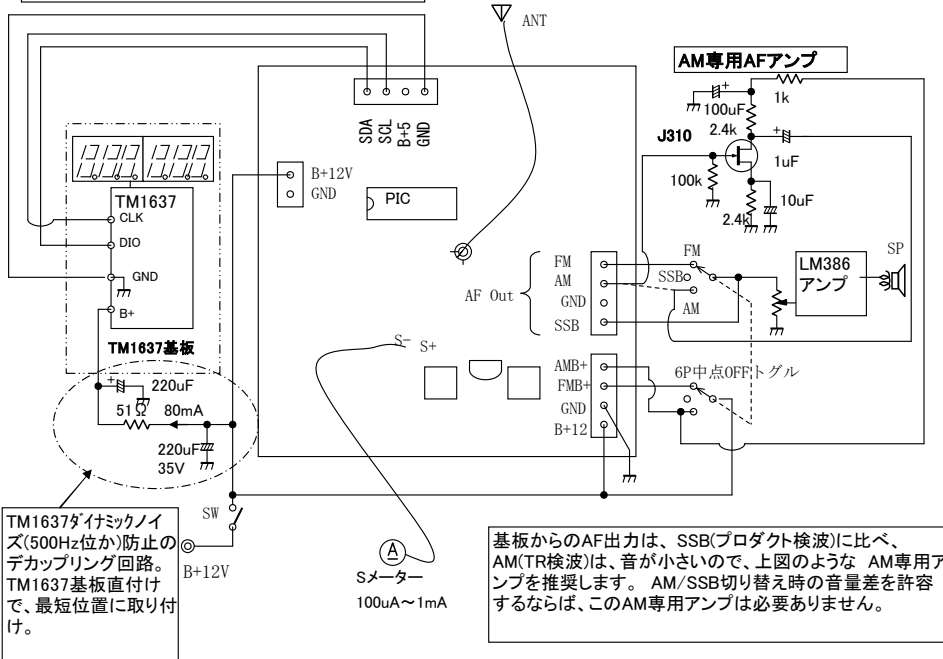


Fig.1 全体結線図 一例



TM1637ダイナミックノイズ(500Hz位か)防止のデカップリング回路。TM1637基板直付けで、最短位置に取り付け。

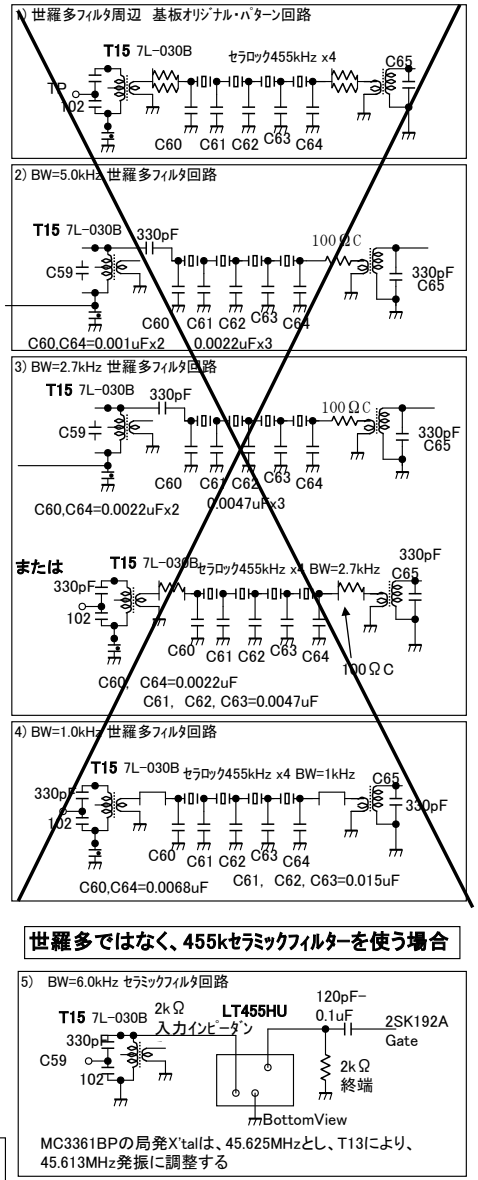
基板からのAF出力は、SSB(プロダクト検波)に比べ、AM(TR検波)は、音が小さいので、上図のような AM専用アンプを推奨します。AM/SSB切り替え時の音量差を許容するならば、このAM専用アンプは必要ありません。

<応用回路編>

このページは、応用回路です。  
例えば、2nd IF 455kHzの帯域(現状BW=6kHz)を 3kHzにして SSBプロダクト検波の BFOを3kHzシフトするようにした場合、XO 10.0MHzの誤差補正の場合・・・等です。

応用編

Fig.2 世羅多フィルタ周辺 帯域別回路例

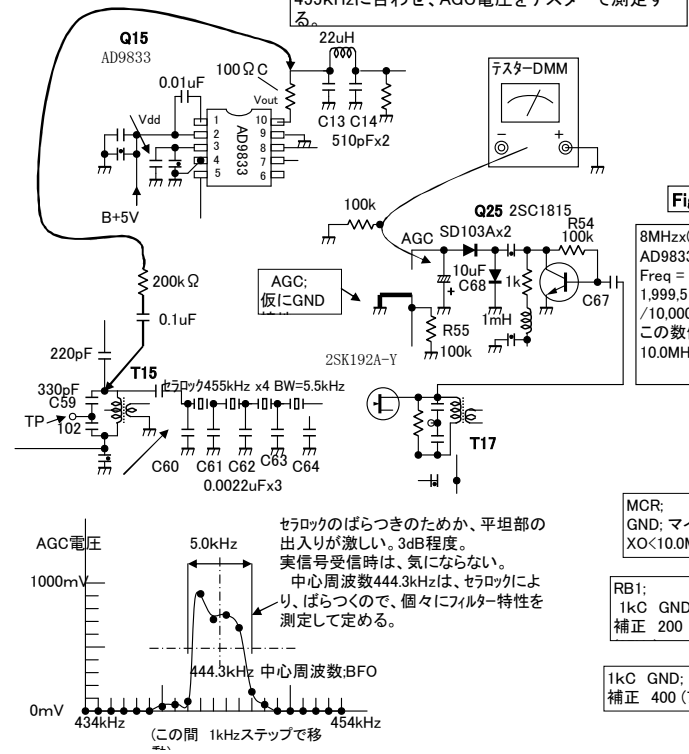


世羅多ではなく、455kセラミックフィルタを使う場合

5) BW=6.0kHz セラミックフィルタ回路  
MC3361BPの局発X'talは、45.625MHzとし、T13Iにより、45.613MHz発振に調整する

Fig.3 世羅多フィルター特性測定

StepSWを押しながら(約2秒)電源投入するとAD9833は、SGとして起動する。初期値3.070kHz。455kHzに合わせ、AGC電圧をテスターで測定する。



BFOは、この通過帯域の中心周波数444.3kHzとする。帯域が広く、約6kHzなので、LSB/USB両方が復調される。

例1) 例えば、XO=10.000.037kHzで 37Hz高い誤差がある場合の補正は、) (30.0MHz受信時は、0.3kHz誤差になる) MCR(Pin4)は、22kCのみで" H"とし、RB1には、1.2kCのみ接続し、" L"とすると、37Hz誤差が補正される。  
例2) XO=9.999.925kHzで 75Hz低い誤差がある場合; MCR(Pin4)は、接地で" L"とし、RB1には、1.2kC+Diode(RB7-RB1)接続すると、74Hz誤差が補正される。

Fig.4 エンコーダチャタリング対

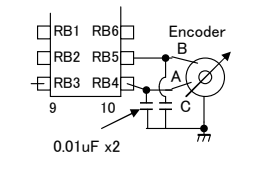


Fig.5 XO 10MHzの誤差補正

$8\text{MHz} \times (1 - 1/2^{12}) / 4 = 1,999,511.719\text{Hz}$   
AD9833からこの出力する 書き込みFreqは、  
 $\text{Freq} = \text{fout} \times 2^{28} / 10,000,000 = 1,999,511.719\text{Hz} \times 2^{28} / 10,000,000 = 53,673,984.01$   
この数値を +/-200 or +/-400補正をする  
10.0MHzXOの誤差37Hz, 74Hz誤差の相当。

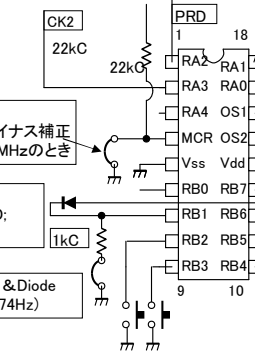
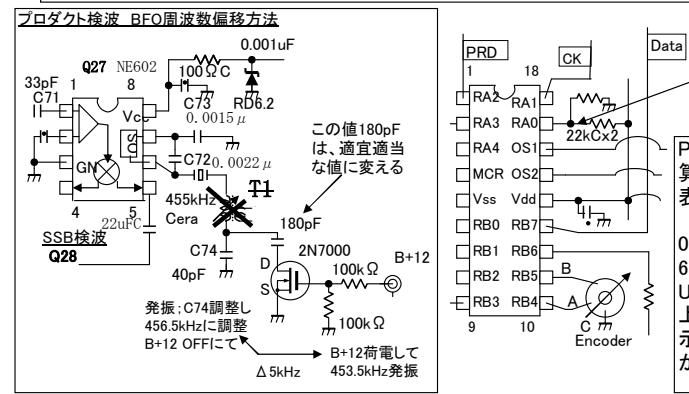


Fig.6 BFOを USB/LSB切り替える場合の周波数変更方法



PICのプログラムでは、IF=45.158kHzで計算していますが、このRA0の電圧2.5Vで表示周波数 +/- 0kHz。  
0~5.0Vに変化させると、表示周波数を -6.4kHz ~ +6.4kHz ずらすことができるので、USB/LSBの BFO周波数を変えるときは、上図のように、ここの電圧を変更すると、表示周波数と 受信周波数を一致させることができる

# R1/PLL Local VFO General Coverage RX JK1XKP

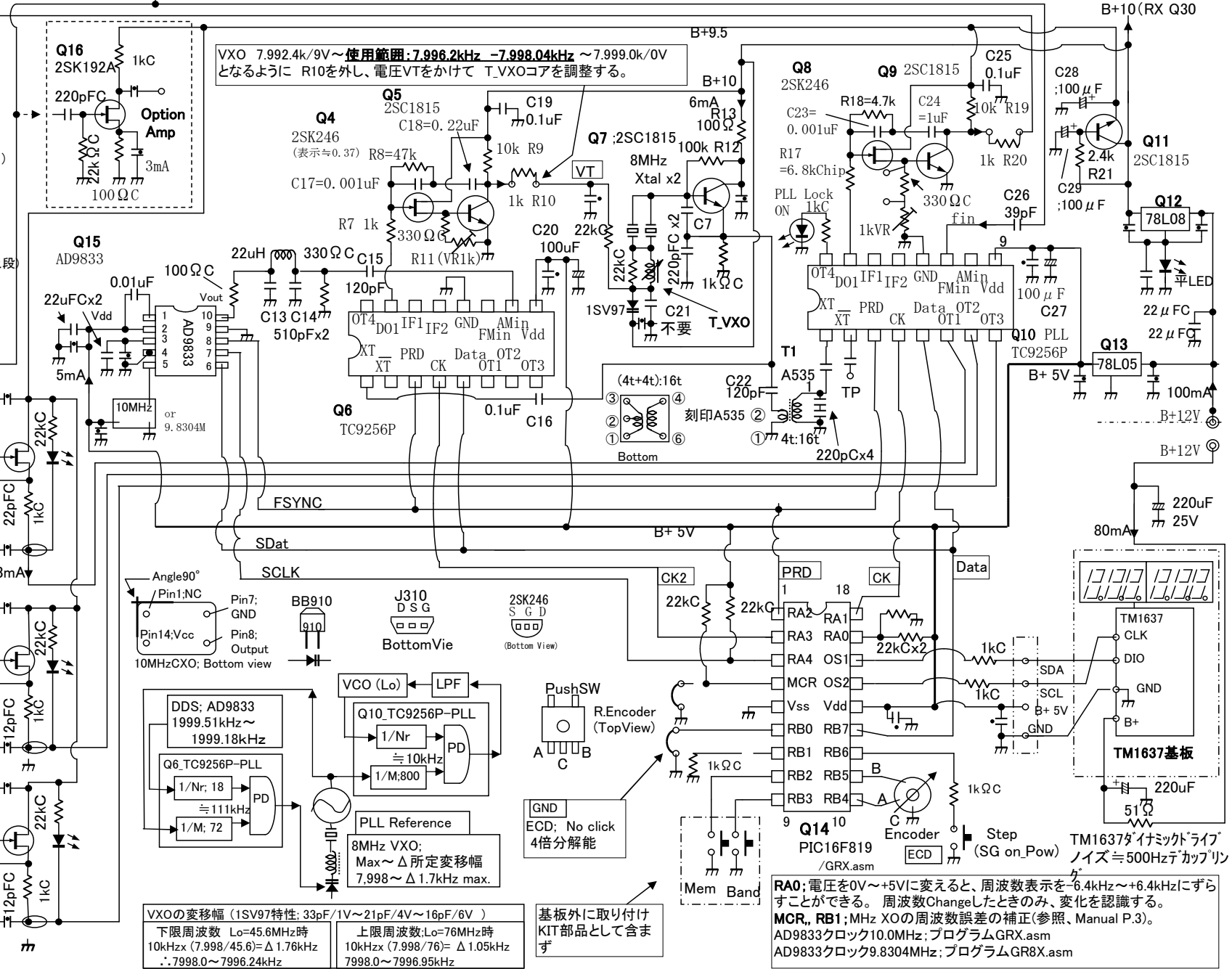
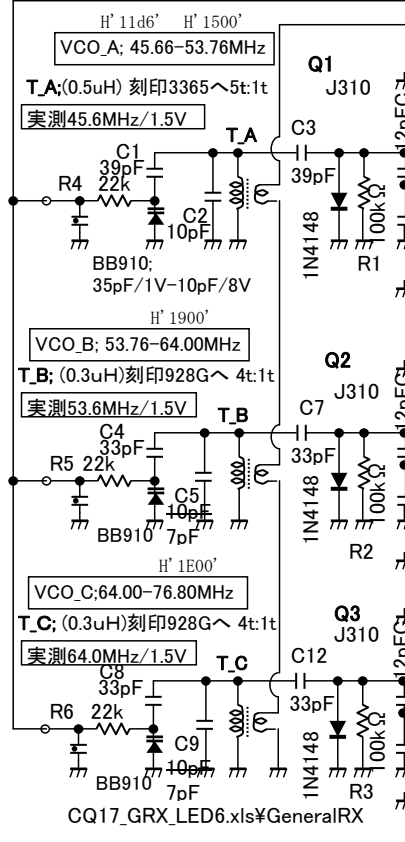
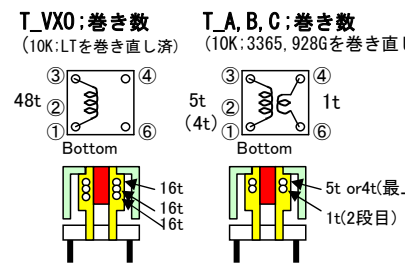
Note1) C: 0.1  $\mu$ F unless otherwise noted  
 2) Diode 1N4148 unless otherwise  
 3) 1k  $\Omega$  Cは: 1.2k  $\Omega$  チップを示す。  
 4) R,C末尾のCは、Chip部品を示す。

5) R10/R20/1k  $\Omega$ は、ヘッダピン2本を立て、ピン間に半田付け、またはメスコネクで1k  $\Omega$  Jumper。

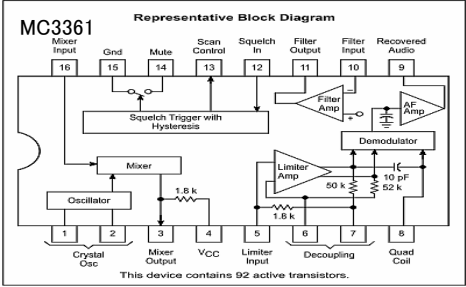
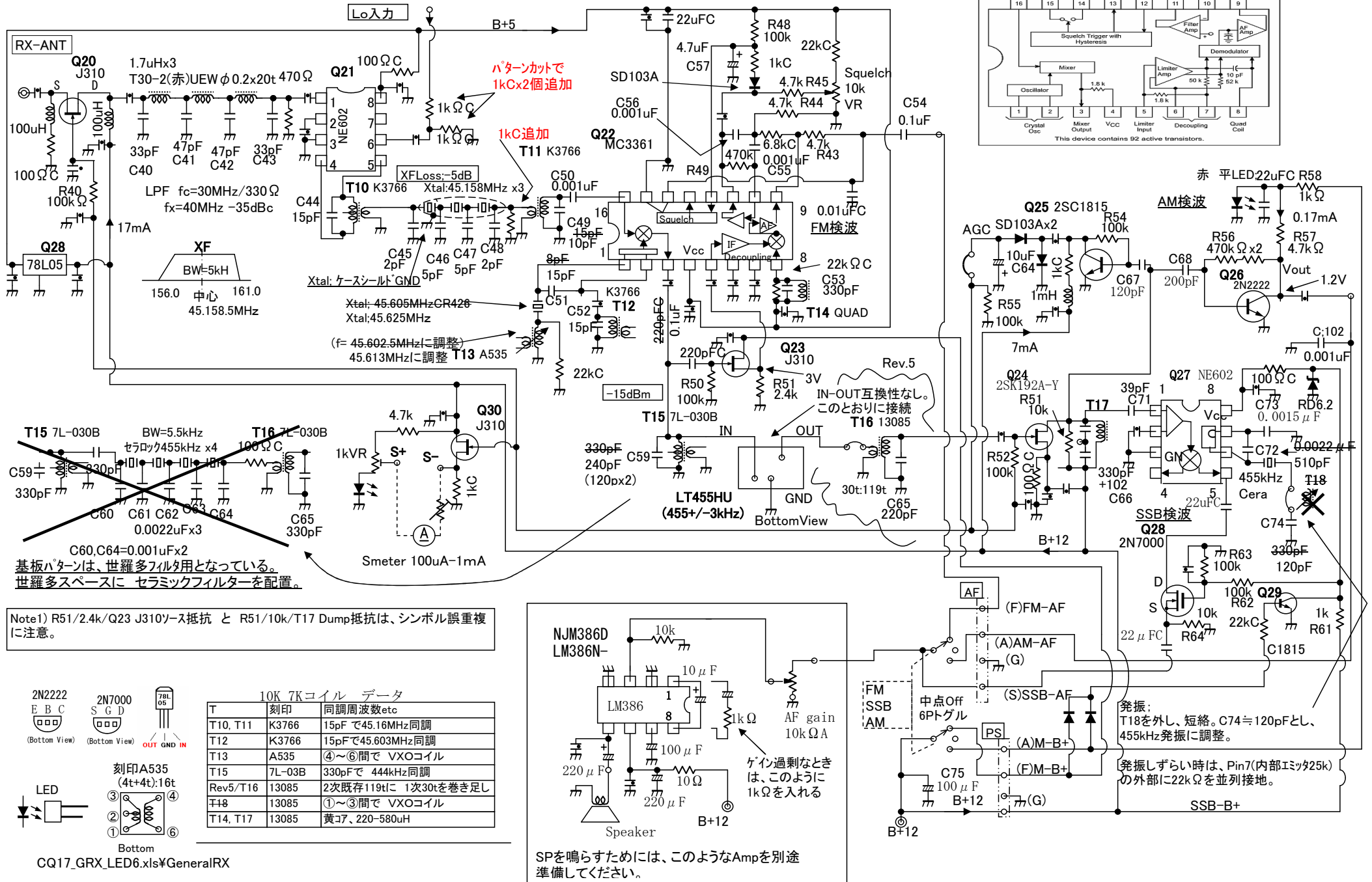
Lo Out/  $\approx$  0.15Vrms

10Kコイル データ

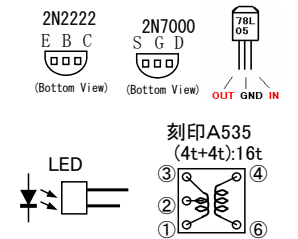
| T     | 刻印   | 巻きなおし数                            |
|-------|------|-----------------------------------|
| T_A   | 3365 | UEW $\phi$ 0.2x(5t:1t) 最上段5t、2段1t |
| T_B   | 928G | UEW $\phi$ 0.2x (4t:1t)           |
| T_C   | 928G | UEW $\phi$ 0.2x (4t:1t)           |
| T_VXO | LT   | UEW $\phi$ 0.15x48t (上溝から3段16tx3) |



# R5\_445kCeraFil/General Coverage RX 0.5-30MHz AM/SSB (FM) JK1XKP

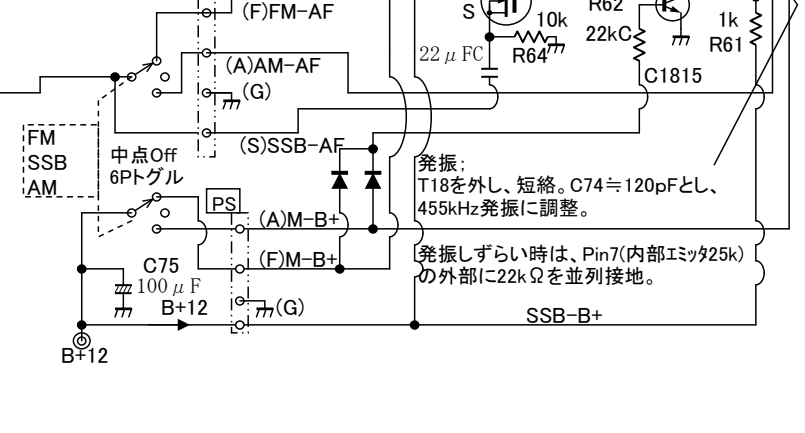
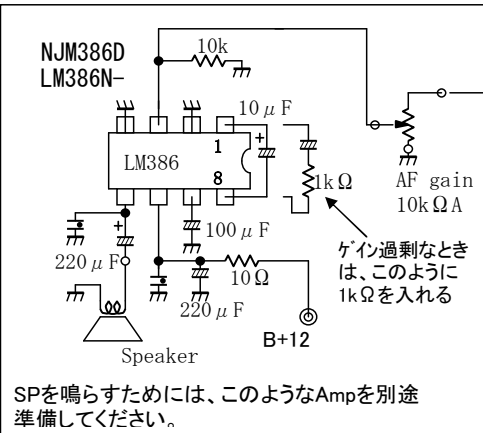


Note1) R51/2.4k/Q23 J310ソース抵抗 と R51/10k/T17 Dump抵抗は、シンボル誤重複に注意。



10K 7K コイル データ

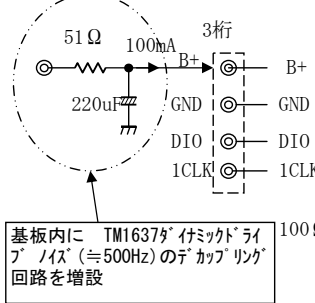
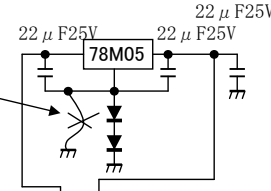
| T        | 刻印     | 同調周波数etc             |
|----------|--------|----------------------|
| T10, T11 | K3766  | 15pF で45.16MHz同調     |
| T12      | K3766  | 15pF で45.603MHz同調    |
| T13      | A535   | ④~⑥間で Vxoコイル         |
| T15      | 7L-03B | 330pF で 444kHz同調     |
| Rev5/T16 | 13085  | 2次既存119tに 1次30tを巻き足し |
| T18      | 13085  | ①~③間で Vxoコイル         |
| T14, T17 | 13085  | 黄コ、220-580uH         |



# TM1637-LED 6digits JK1XKP

**ELT-512 (低輝度)**  
Diode IN4148x2で電圧かさ上げ (5V→6V) の時は、GNDラインをカットする

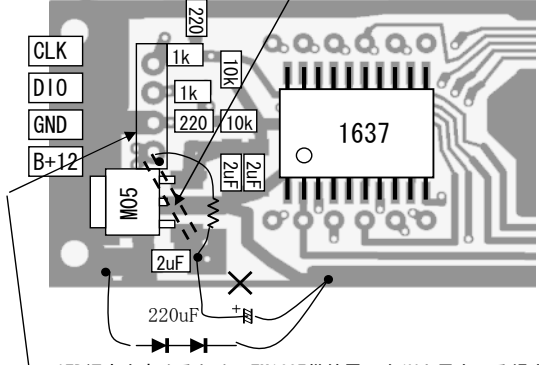
**2381B6 (高輝度), KEM3633G (刻印BG)**  
電圧かさ上げ不要。5Vのまま



基板内に TM1637が 付ミットライブノイズ (≒500Hz) のデカップリング回路を増設

100Ω-1.2kChipx2

Chip220pF x2

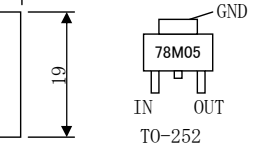
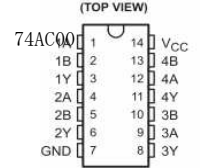
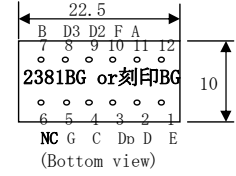
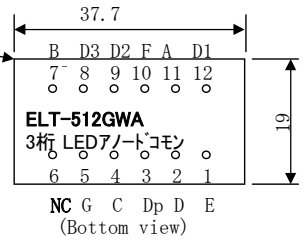
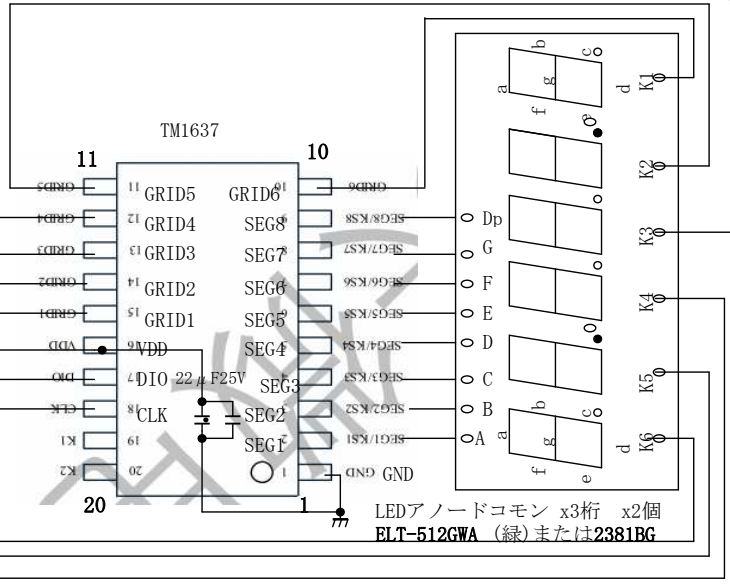


LED輝度を高めるためにTM1637供給電圧を1V上昇させる場合は、ダイオド接続し、GNDパターン X箇所をカットすること

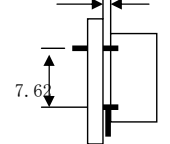
4Pinヘッダは、7Seg LEDを取り付ける前に半田付けしておくこと。

## パターン面 SMD配置

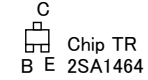
ELT-512(緑) またはKEM5361(赤)



基板との隙間=0.5mm

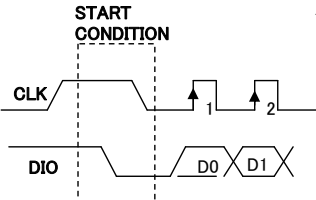


小型3桁LED: このように足をまげて基板へ半田付け



3桁用も個別のTM1637を組み込んでいて、GRID1(Pin15)、GRID2(Pin14)、GRID3(Pin13)の3桁に接続している。

- 2uF Chip22uF
- 220 Chip220pF
- 1k 1.2kChip or Chip100Ω



**PIC-RB7**  
H  
L

TM1637は、CLKがHの状態、DIOがH→Lでスタートコンディションとなり、TM1637へのデータ転送が開始される。

そのとき、PIC-RB7がHであれば、6桁用TM1637へのデータ転送、RB7=Lであれば、3桁用TM1637へのデータ転送となる。

